

双冗余译码输出驱动器抗辐照加固电路 LB8163RH

产品概述

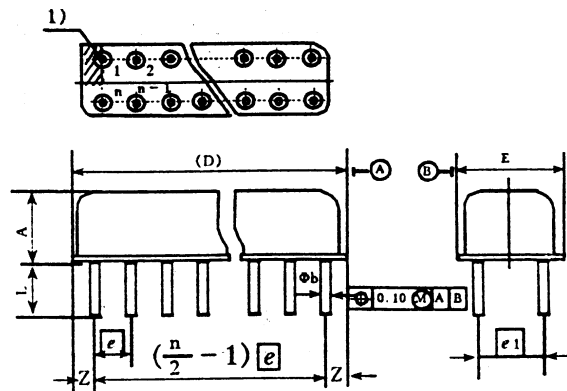
LB8163 (RH) 混合集成 16 路双冗余译码输出驱动器电路是为某型号配套任务研制的通用 16 路双冗余译码输出驱动器电路，其通用性强，使用灵活方便，广泛应用于卫星平台电子系统，可有效减小其体积重量，提高可靠性，对于卫星平台电子系统小型化具有不可替代的作用。抗总剂量能力达到 100krad(Si)。

产品特点

- 用于各种电子系统的接口电路部分，主要由译码器、驱动器组成，双冗余设计每路可单独工作，亦可多路并联工作
- 共有16路输出，各路驱动电流可达200mA
- 使用灵活，可驱动继电器负载；不需要外接元件
- 小型化金属封装，应用于数据采集，处理系统，控制系统

封装形式

尺寸符号	数值 (mm)		
	最小	公称	最大
A	—	—	6.40
Φ_b	0.45	—	0.55
E	—	—	29.60
e	—	2.54	—
e_1	—	22.86	—
L	9.00	—	10.30
Z	—	—	4.00
n	40		
D(最大)	55.60		



注：1) 为第一引出标识区

图 1 外形图

图 1 引出端排列图 (顶视)

引出端号	符号	功能	引出端号	符号	功能
1	V ₁₁	输入端 1	21	NC	空腿
2	V ₁₂	输入端 2	22	V ₀₁₆	输出端 16
3	V ₁₃	输入端 3	23	V ₀₁₅	输出端 15
4	V ₁₄	输入端 4	24	V ₀₁₄	输出端 14
5	NC	空腿	25	V ₀₁₃	输出端 13
6	V ₁₅	输入端 5	26	V ₀₁₂	输出端 12
7	V ₁₆	输入端 6	27	V ₀₁₁	输出端 11
8	V ₁₇	输入端 7	28	V ₀₁₀	输出端 10
9	V ₁₈	输入端 8	29	V ₀₉	输出端 9

双冗余译码输出驱动器抗辐照加固电路 LB8163RH

10	GND	地	30	NC	空腿
11	V ₁₉	输入端 9	31	V _{dd}	正电源电压
12	V ₁₁₀	输入端 10	32	V ₀₈	输出端 8
13	V ₁₁₁	输入端 11	33	V ₀₇	输出端 7
14	V _{CON1}	页地址控制输入端	34	V ₀₆	输出端 6
15	V ₁₁₂	输入端 12	35	V ₀₅	输出端 5
16	V ₁₁₃	输入端 13	36	V ₀₄	输出端 4
17	V ₁₁₄	输入端 14	37	V ₀₃	输出端 3
18	V ₁₁₅	输入端 15	38	V ₀₂	输出端 2
19	V ₁₁₆	输入端 16	39	V ₀₁	输出端 1
20	V _{CON2}	段地址控制输入端	40	NC	空腿

电特性表

特性	符号	条件 (除另有规定外) -45℃ ≤ T _A ≤ +85℃, V _{CC} =27V ± 1V, V _{DD} =12V ± 0.3V R _L =115Ω ± 5Ω	A 组分组 ^①	极限值		单位
				最小	最大	
各路最大负载电流	I _{cm}	V _i =12V	4、5、6	200	--	mA
各路饱和压降	V _{sat}	V _i =12V	4、5、6	--	1.0	V
输入漏电流	I _{brf}	V _i =0V	1	--	50	μA
			2、3	--	100	
各路输出漏电流	I _{orr}	V _i =0V	1	--	50	μA
			2、3	--	100	
绝缘电阻	R _i	在不通电的情况下, 对任一引出端(不包括接壳端)与外壳之间加直流电压 100V ± 10%, 加电 30s	7	100	--	MΩ
输入端漏电流	I _i	--	1	--	100	mV

① A 分组1, 4, 7: T_A=25℃; A 分组2, 5: T_A=+85℃; A 分组3, 6: T_A=-45℃。

电原理框图

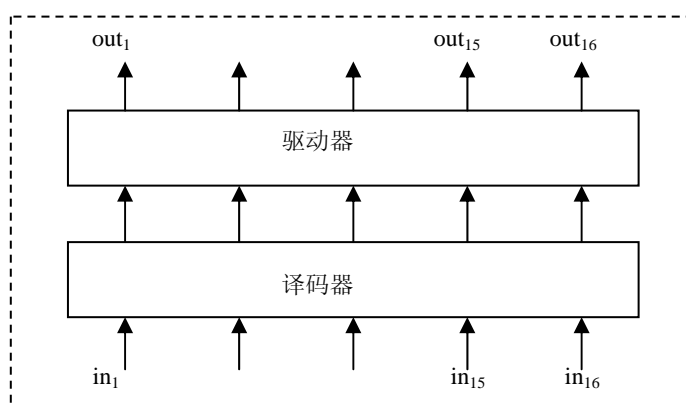


图 2 器件原理框图

双冗余译码输出驱动器抗辐照加固电路 LB8163RH

典型应用图

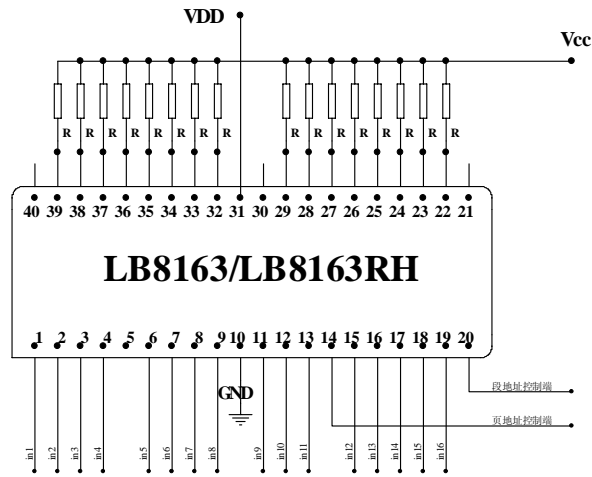


图 3 典型应用原理图