

## 产品概述

LB8169 电路为 4 路双冗余译码输出驱动电路，正常情况下只有一路处于导通状态，其余三路处于截止状态，可单路或多路并联使用，负载可接继电器。电路内部的元器件全部国产化。抗总剂量能力 $\geq 1E5\text{rad}(\text{si})$ 。

## 产品特点

- 四路之间相互独立
- 每路可单独工作，亦可多路并联工作
- ESD $\geq 2000\text{V}$
- 抗总剂量能力 $\geq 1E5\text{rad}(\text{si})$
- OC 输出
- 工作温度范围 ( $T_A$ ) :  $-55^\circ\text{C} \sim 125^\circ\text{C}$

## 封装形式

尺寸符号	数值 (mm)		
	最小	公称	最大
$\Phi D$	—	—	20.00
$\Phi D1$	—	—	26.00
$\Phi D2$	—	12.70	—
A	—	—	7.00
L	12.00	—	13.00
h	—	—	2.60
$\Phi b$	0.80	—	1.20
X	—	—	40.00
X1	—	30.15	—
$\Phi P$	—	4.00	—
注：未注公差按 GB/T1804 粗糙度 C 执行			

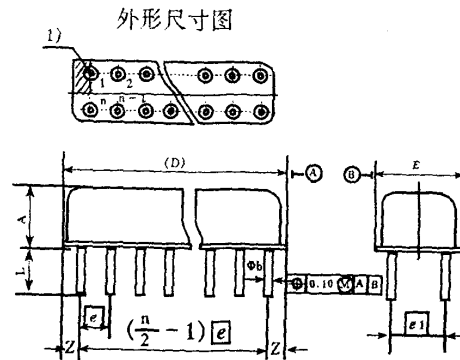


图 1 外形图

图 1 引出端排列图(顶视)

引出端号	符号	符号含义	引出端号	符号	符号含义
1	MA <sub>1</sub>	A 路输入端 1	8	OC <sub>D</sub>	D 路输出端
2	MA <sub>2</sub>	A 路输入端 2	9	MD <sub>1</sub>	D 路输入端 1
3	MB <sub>2</sub>	B 路输入端 2	10	OC <sub>C</sub>	C 路输出端
4	MC <sub>1</sub>	C 路输入端 1	11	OC <sub>B</sub>	B 路输出端
5	MC <sub>2</sub>	C 路输入端 2	12	MB <sub>1</sub>	B 路输入端 1
6	MD <sub>2</sub>	D 路输入端 2	13	OC <sub>A</sub>	A 路输出端
7	GND	地	14	V <sub>CC1</sub>	+10V 电源

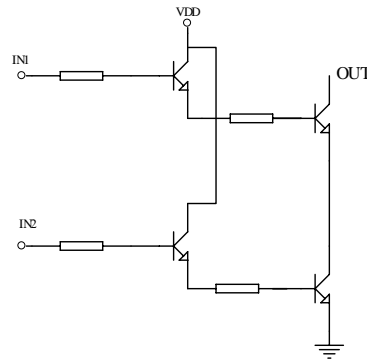
电特性表

特性	符号	条件 $-55^{\circ}\text{C} \leq T_A \leq +125^{\circ}\text{C}$	A 组分组 <sup>①</sup>	极 限 值		单位
				最小	最大	
输出截止电流	$I_{\text{OFF}}$	$V_{i1}=V_{i2}=0\text{V}, V_{\text{CC2}}=28\text{V}$	1、3	-	10	$\mu\text{A}$
			2	-	25	
漏电流	$I_{\text{OD1}}$	$V_{i1}=0\text{V}, V_{i2}=10\text{V}, V_{\text{CC2}}=28\text{V}$	1、3	-	10	
			2	-	25	
	$I_{\text{OD2}}$	$V_{i1}=10\text{V}, V_{i2}=0\text{V}, V_{\text{CC2}}=28\text{V}$	1、3	-	10	
			2	-	25	
输出负载电流	$I_L$	$R_L=120\ \Omega, V_{i1}=V_{i2}=10\text{V}$	4、5、6	200	-	$\text{mA}$
输出饱和压降	$V_{\text{OSET}}$	$R_L=120\ \Omega, V_{i1}=V_{i2}=10\text{V}$		-	0.8	$\text{V}$
静态功耗电流	$I_D$	$R_L=120\ \Omega, V_{i1}=V_{i2}=0\text{V}$	1、2、3	-	25	$\mu\text{A}$

① A 分组 1, 4:  $T_A=25^{\circ}\text{C}$ ; A 分组 2, 5:  $T_A=+125^{\circ}\text{C}$ ; A 分组 3, 6:  $T_A=-55^{\circ}\text{C}$ 。

电原理框图

图为 LB8169 的 1/4 电路图



典型应用图

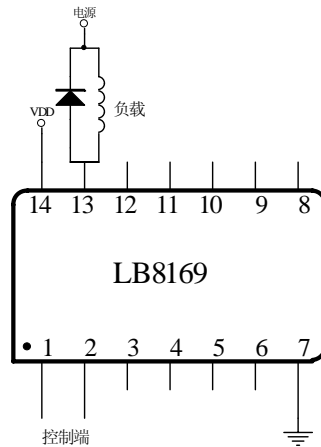


图 2 LB8169 典型应用图

注意事项

当输入电压或输入电流偏小时，三极管将从开关工作状态变为放大状态，输出电流达不到要求，低电平抬高。