产品特性

- 输入电压最大 40V
- 输出电压可调 (2V~37V)

产品概述

W723 多端可调正输出电压调整器是一种精度高、纹波抑制性能好、使用灵活、通用性强的可调式稳压器,输出电压连续可调。

电原理图

括弧内为D型、J型封装引出端号

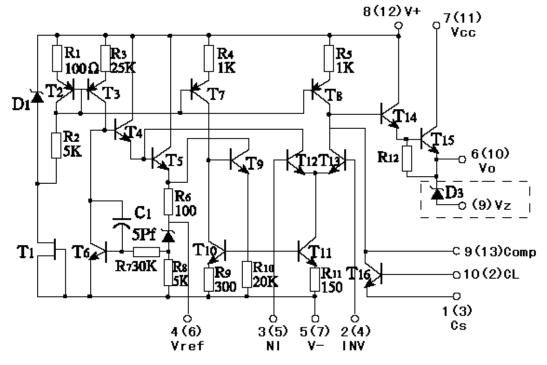


图 1 电路原理图

典型应用

- 并联稳压器;
- 温度控制器。

引脚描述

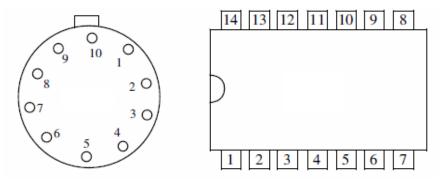


图 2 引出端排列图(底视图)

图 3 引出端排列图(顶视图)

金属圆形封装 T10A4 陶瓷双列封装 D14S2、陶瓷双列封装 J14S2

引出端	符号	功能	引出端	符号	功能
1	C_{S}	电流采样	6	Vout	输出
2	INV	反相输入	7	Vcc	电源 Vcc
3	NI	同相输入	8	V+	电源 V +
4	Vref	基准	9	Comp	频率补偿
5	V-	电源 V -	10	C_{L}	电流限制

(a)T 型

引出端	符号	功能	引出端	符号	功能
1	_	_	8	_	_
2	C_{L}	电流限制	9	$V_{\rm Z}$	齐纳稳压管
3	C_S	电流采样	10	Vout	输出
4	INV	反相输入	11	Vcc	电源 Vcc
5	NI	同相输入	12	V+	电源 V+
6	Vref	基准	13	Comp	频率补偿
7	V-	电源 V -	14	_	_

(b)D 型、J 型

W723 多端可调正输出电压调整器

绝对最大额定值

输入日	見压(V _{IN})	 	 	40V
结温	(Tj)	 	 	175℃
贮存溫	温度范围(Tstg).	 	 65℃~-	+150°C
引线而	対焊接温度(10s)	 	 	. 300℃

电参数表

B 级: Tmax=+125℃, Tmin=-55℃; G+类: Tmax=+125℃, Tmin=-55℃; G 类: Tmax=+85℃, Tmin=-55℃

参数	符号	测试条件			极限值	
		除另有规定外,V _{IN} =V+=V _{CC}	环境温度	最小	最大	单位
	V RLINE	$V_{IN}=12V\sim15V$, $V_{OUT}=5V$, $I_L=1$ mA	25℃	-0.1	0.1	%
			Tmax	-0.2	0.2	
电压调整率			Tmin	-0.3	0.3	
		$V_{IN}=9.5V\sim40V$, $V_{OUT}=5V$, $I_{L}=1mA$	25℃	-0.3	0.3	
		$V_{IN}=12V\sim40V$, $V_{OUT}=5V$, $I_{L}=1mA$	25℃	-0.2	0.2	
	V _{RLOAD}	$V_{IN}=12V$, $V_{OUT}=5V$, $I_L=1$ mA~50mA	25℃	-0.15	0.15	%
电流调整率			Tmax	-0.4	0.4	
			Tmin	-0.6	0.6	
		$V_{IN}=40V$, $V_{OUT}=37V$, $I_{L}=1mA\sim10mA$	25℃	-0.5	0.5	
		$V_{IN}=10V$, $V_{OUT}=7.5V$, $I_{L}=6mA\sim12mA$	25℃	-0.2	0.2	
基准电压	$ m V_{REF}$	V_{IN} =12V, I_{REF} =1mA	25℃	6.95	7.35	
			Tmax	6.90	7.40	V
			Tmin 6	6.90	7.40	
短路电流	I _{OS}	$V_{IN}=12V$, $V_{OUT}=5V$, $Rsc=10\Omega$, $R_L=0\Omega$	25℃	45	85	mA
静态电流	I_{SCD}	$V_{IN}=30V$, $V_{OUT}=V_{REF}$, $I_L=I_{REF}=0$	25℃	0.5	3.5	mA
			Tmax	0.5	3.5	
			Tmin	0.5	3.5	

W723 多端可调正输出电压调整器

参数	符号	测试条件		极限值		出台	
多		除另有规定外,V _{IN} =V+=V _{CC}	环境温度	最小	最大	单位	
松山 山 口泪 庇洒 较	TC_{VOUT}	$V_{IN}=12V$, $V_{OUT}=5V$, $I_L=1mA$	Tmax	-0.010	0.010	%/°C	
制出电压温度漂移 			Tmin	-0.015	0.015		
纹波抑制比	V _{RR}	V_{OUT} =5V , f=50Hz \sim 10kHz, C_{REF} =0	25℃	60		dB	
齐纳击穿电压 a	V_{Z}	I _Z =1 mA	25℃	5.58	6.95	V	
注 ^a : 仅用于 D 型与 J 型							

典型应用

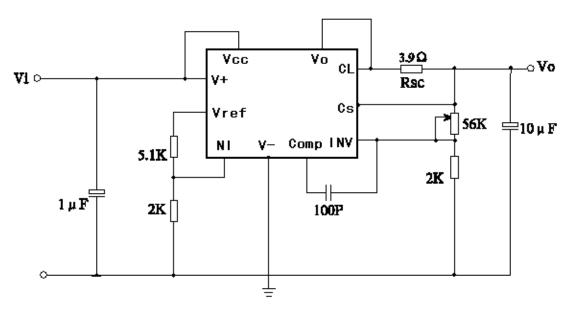
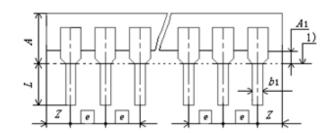
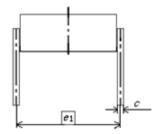


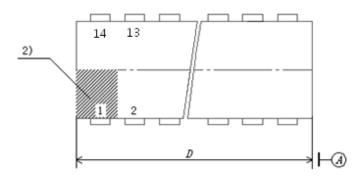
图 4 电路原理图

封装信息

D14S2 型封装外壳外形尺寸图







图中: 1) 为装配平面,孔的中心位于 [4] 网格上。

2) 为引出端识别标志区。

	单位 (mm)				
尺寸符号	最小	公称	最大		
A		_	5.10		
A_1	0.51	_	_		
b_1	0.35	_	0.59		
c	0.20	_	0.36		
e	_	2.54	_		
e_1	_	7.62	_		
L	3.50	_	5.00		
D	_	_	17.78		
Z		_	1.27		