### 产品特性

- 输入输出缓冲结构、5V、10V和15V参数测试
- 低导通电阻、低截止漏电流
- 在电源电压 15V 条件下,整个温度范围内最大输入电流为 1μA (+25 ℃ 时最大输入电流为 100nA)
- 抗辐照能力 300 krad (Si)
- 符合 SJ331-1983 规定的 I<sub>A</sub> 类、QZJ840614 规定的 G 级和 G+级, GJB597A-1996 规定的 B 级的要求

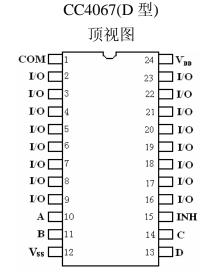
#### 产品概述

CC4067 器件是数字控制模拟开关,具有低导通电阻,截止漏电流小,地址译码的特性,在输入信号传输过程中,导通电阻稳定。

CC4067 是 16 通道模拟开关,有 A、B、C、D 四个地址输入端和 INH 禁止输入端,地址输入可选择任一通道导通,将输入信号传输到输出;当禁止输入端口 INH 为高时,数据传输通道禁止导通。COM 端、IN/OUT 端均为双向端口,当 COM 为公共输入端口,IN/OUT 则为输出端口。

CC4067 器件提供 24 线双列直插式陶瓷封装 (D型)。

### 引脚描述



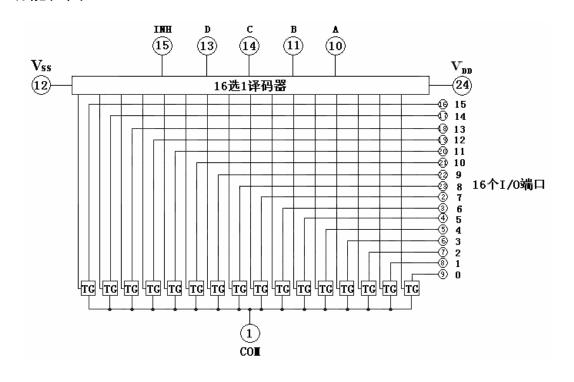
CC4067 引出端功能

引出端	符号	功能	引出端	符号	功能
1	COM	输出/输入公共端	9	D	控制地端址
2	(I/O)	7 通道输入/输出	10	С	控制地端址
3	(I/O)	6 通道输入/输出	11	INH	禁止端
4	(I/O)	5 通道输入/输出	12	I/O	15 通道输入/输出
5	(I/O)	4 通道输入/输出	13	I/O	14 通道输入/输出
6	(I/O)	3 通道输入/输出	14	I/O	13 通道输入/输出
7	(I/O)	2 通道输入/输出	15	I/O	12 通道输入/输出
8	(I/O)	1 通道输入/输出	20	I/O	11 通道输入/输出
9	(I/O)	0 通道输入/输出	21	I/O	10 通道输入/输出
10	A	控制地端址	22	I/O	9 通道输入/输出
11	В	控制地端址	23	I/O	8 通道输入/输出
12	$V_{SS}$	地	24	$V_{\mathrm{DD}}$	电源

## 订购信息

产品代号	温度范围(℃)	封装形式
CC4067	-55~125	D24L2

## 功能框图



真值表

		输出					
INH	A	В	С	D	导通通道 I/O		
	L	L	L	L	0←→O/I		
	L	L	L	Н	1←→O/I		
L	L	L	Н	L	2←→O/I		
	L	L	Н	Н	3←→O/I		
L	L	Н	L	L	4←→O/I		
	L	Н	L	Н	5←→O/I		
	L	Н	Н	L	6←→O/I		
	L	Н	Н	Н	7←→O/I		
	Н	L	L	L	8←→O/I		
	Н	L	L	Н	9←→O/I		
	Н	L	Н	L	10←→O/I		
	Н	L	Н	Н	11←→O/I		
	Н	Н	L	L	12←→O/I		
	Н	Н	L	Н	13←→O/I		
	Н	Н	Н	L	14←→O/I		
	Н	Н	Н	Н	15←→O/I		
Н	X	X	X	X	无		

(H-高电平, L-低电平, X 为不定态)

## 绝对最大额定值

电源电压 (V<sub>DD</sub>) -0.5V~18V

输入电压范围( $V_{\rm I}$ ) -0.5V $\sim$ V<sub>DD</sub>+0.5V

直流输入电流(所有输入端)( $I_I$ )  $\pm 10 mA$ 

总功耗 (每块电路) (Ptot) 200mW

在全温范围内每个输出晶体管功耗 100mW

工作温度(T<sub>A</sub>) -55℃~+125℃

存储温度(Tstg) -65℃~+150℃

引线耐焊接温度(Th)(10s) 265℃

推荐工作条件

电源电压 (V<sub>DD</sub>) 5V~15V

输入电压  $(V_I)$   $0V \sim V_{DD}$ 

工作环境温度(T<sub>A</sub>)

I<sub>A</sub>类 -55℃~+85℃

G 级、G+级、B 级 -55℃~+125℃

电特性表

### 静态电特性

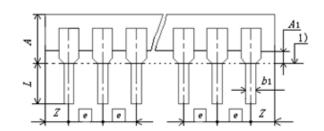
	符号	测试条件	$V_{DD}$	极限值						
参数 名称		若无其他条件 V <sub>EE</sub> =V <sub>SS</sub> =0V	(V)	T <sub>A</sub> =-55°C		T <sub>A</sub> =+25°C		T <sub>A</sub> =+125°C		单位
474				最小	最大	最小	最大	最小	最大	11/2.
±h			5	_	5		5		150	
静态 电流	$I_{DD}$	$V_{IL}$ =0, $V_{IH}$ = $V_{DD}$	10	_	10		10		300	μΑ
·Ξ·νιι			15	_	20		20		600	
	$V_{IH}$	V <sub>I</sub> 经 1kΩ 电阻接	5	3.5	_	3.5	_	3.5	_	
输入高电平		$V_{DD}$ , $R_L=1k\Omega$ 接	10	7	_	7		7	_	V
电压		V <sub>SS</sub> ,所有关断开关 的 I <sub>IS</sub> <2μA	15	11		11		11	_	
输入低电平 电压	$V_{\rm IL}$	V <sub>I</sub> 经 1kΩ 电阻接	5	_	1.5	_	1.5	_	1.5	
		V <sub>DD</sub> ,R <sub>L</sub> =1kΩ 接 V <sub>SS</sub> ,所有关断开关	10	_	3.0		3.0		3.0	V
		vss,加有天圆万天 的 I <sub>IS</sub> <2μA	15		4.0		4.0		4.0	
输入漏电流	$I_{I}$	$V_{IL}=0$ , $V_{IH}=V_{DD}$	15	_	±0.1	_	±0.1	_	±1.0	μΑ
截止漏电流	$I_{\rm off}$	_	15		±100	_	±100	_	±100	nA
导通 电阻	R <sub>ON</sub>	$\begin{array}{c c} & 0 \leq V_{IS} \leq V_{DD} \\ V_{IL} = 0,  V_{IH} = V_{DD} \end{array}$	5		800		1050		1300	
			10	_	310	_	400		550	Ω
-Chir			15	_	200		240	_	320	

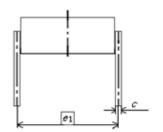
动态电特性:  $(T_A=25$ °C, $C_L=50pF$ , $R_L=200k\Omega$ ,输入信号  $t_r$ 、 $t_f \leqslant 20ns$ )

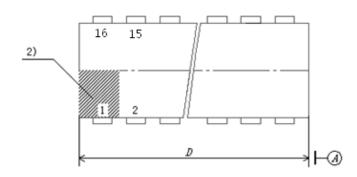
↔ ¥4-	符号	测试条件 若无其他条件 V <sub>EE</sub> =V <sub>SS</sub> =0V	V <sub>DD</sub> (V)	极	24.72	
参数				最小	最大	单位
传输延迟时间			5		650	
A、INH→(O/I) (导通)	t <sub>PLH</sub>	$R_L=10k\Omega, C_L=50pF,$ $tr \cdot tf \leq 20ns$	10		270	ns
			15	_	190	
传输延迟时间			5	_	440	
A、INH→(O/I) (截止)	$t_{PLH}$ $R_L=10k\Omega, C_L=50pF,$ $t_{PHL}$ $tr \ tf \le 20ns$	$R_L=10k\Omega, C_L=50pF,$	10		180	ns
		15	_	130		
输入电容	C <sub>I</sub>	_	_	_	12	pF

# 封装信息

D24L2 型封装外壳外形尺寸图







图中: 1) 为装配平面, 孔的中心位于 [4] [6] 网格上。

2) 为引出端识别标志区。

7							
	单位(mm)						
尺寸符号	最小	公称	最大				
A	_	_	5.10				
$A_1$	0.51	_	1				
$b_1$	0.35	_	0.59				
c	0.20	_	0.36				
e	_	2.54					
$e_1$	_	15.24					
L	3.50	_	5.00				
D	_	_	30.48				
Z	_	_	1.27				